



PAN7151-ESSOP10

烧录说明

V1.0 Oct. 2025

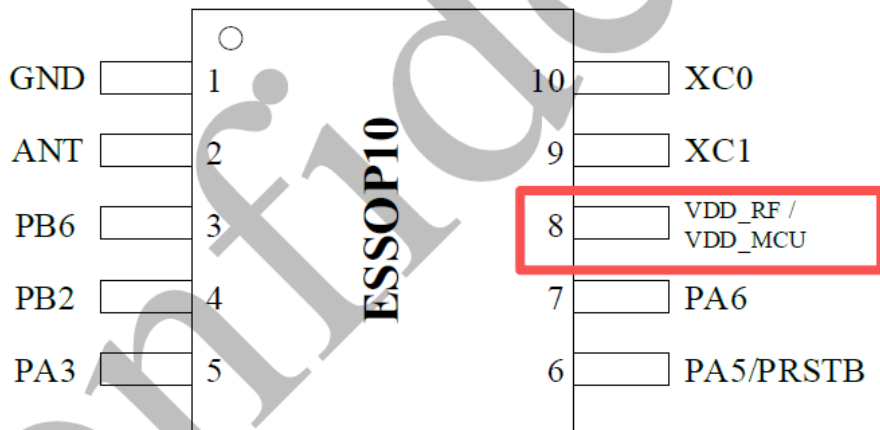
上海磐启微电子有限公司

目录

目录	2
1 介绍	3
2 应用	4
2.1 操作方式	4
修订历史	5
联系方式	6

1 介绍

PAN7151 有两种封装，SOP16 的 MCU-VDD 和 RF-VDD 是分开独立的，而 ESSOP10 的 MCU-VDD 和 RF-VDD 合在一起，普通模式烧录过程，VDD 电压可能到 7.5V，容易损坏 2.4G 芯片，选择限压模式，VDD 电压是 5V，损坏可能性小一点，也可以用于机台烧录，相对普通模式烧录时间变长了，慢一倍左右。



普通烧录模式电压条件:

- (1) VDD 等于 7.5V，而最大供给电流最高可达约 20mA。
- (2) PA5 等于 5.5V。
- (3) 其他烧录引脚（GND 除外）等于 VDD。

重要提示:

- 如在 handler 上对 IC 进行烧录，请务必按照 APN004 及 APN011 的指示进行。
- 为对抗烧录时的杂讯干扰，请于烧录时在分选机连接 IC 连接器一端的 VDD 和 GND 之间连接 0.01uF 电容。但切忌连接标值 0.01uF 以上的电容，以免影响普通烧录模式的运行。

限压烧录模式

适用范围:

- 在板烧录（On-board Writing），但其周边电路及组件不会被以下电压破坏，也不会钳制以下电压的产生。请参考在板烧录章节的详细说明。
- 合封（MCP）IC，但与 PMS120 合封的 IC 及组件不会被以下电压破坏，也不会钳制以下电压的产生。

限压烧录模式电压条件:

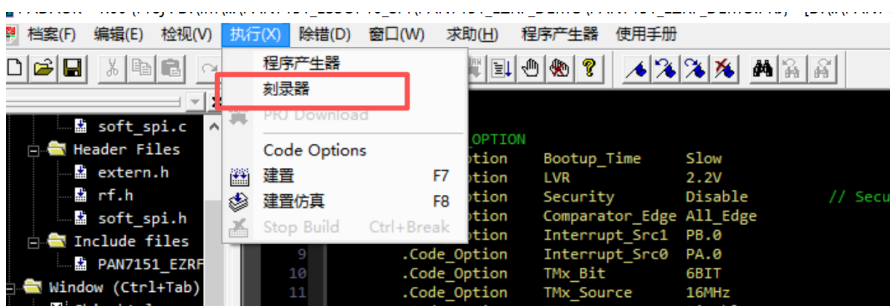
- (1) VDD 等于 5.0V，而最大供给电流最高可达约 20mA。
- (2) PA5 等于 5.5V。
- (3) 其他烧录引脚（GND 除外）等于 VDD。

若要启动限压烧录模式，请于烧录器界面上选择“On-board Program”（请参考烧录器 5S-P-003x 的用户手册）。

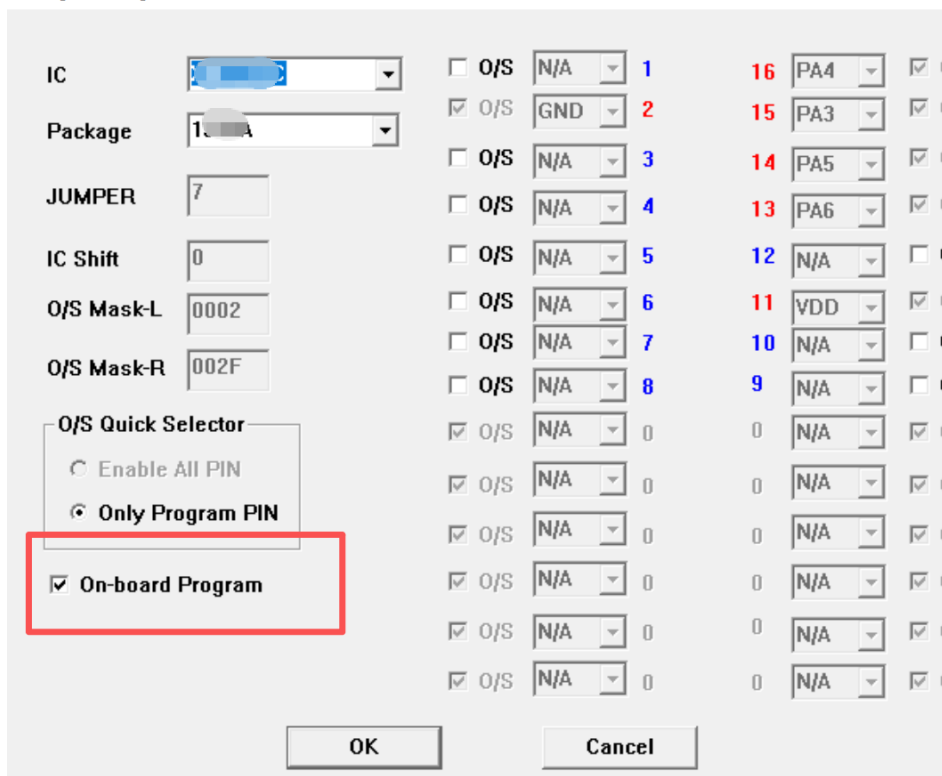
2 应用

2.1 操作方式

- 1、限压模式，先要用 IDE 导出支持此模式的 PDK 文件，
- 2、打开 IDE 就会进入 PADAUK 工程，先编译，然后按执行-》刻录器，点击 Load File。
- 3、选中生成的烧录的 PDK 文件，工具会自动 check jump
- 4、点击 Convert -》 To Package 选中.PDK 文件，然后选择 On-board Program->ok，生成一个.pdk 文件保存即可。
- 5、然后点击 Auto Program 出现 擦除然后 IC Program OK..即可烧录成功。



Package Setting



修订历史

Version	Date	Content
1.0	2025.10	初版

文档说明

由于版本升级或存在其他原因，本文档内容会不定期进行更新。除非另有约定，本文档内容仅作为使用指导，本文档中的所有陈述、信息和建议不构成任何明示或暗示的担保。

商标

磐启是磐启微电子有限公司的商标。本文档中提及的其他名称是其各自所有者的商标/注册商标。

免责声明

本文档中描述的全部或部分产品、服务或特性可能不在您的购买或使用范围之内。除非合同另有约定，磐启微电子有限公司对本文档内容不做任何明示或暗示的声明或保证。

联系方式



上海磐启微电子有限公司
张江高科技园区盛夏路 666 号 D 栋 302 室
上海市浦东新区



021-50802371

<http://www.panchip.com>

