

## PAN2416 烧录机台使用需知

适用范围：PAN2416Ax。

在使用烧录机台烧录 IC 时，烧录机台需使用顶针碰触 IC 引脚，而顶针与烧录器之间又以若干条长导线连接，在此状况下容易造成 IC 电源不稳，信号容易受到干扰，进而影响到芯片的烧写。为了提高芯片烧写的良率，在使用机台烧写 PAN2416 芯片时，在 IC 的 VDD 及 GND 脚位之间焊接一个 0.1uF 电容，在 RB7(DAT)、RB6(CLK)、RC0(VPP)与 GND 脚位之间分别焊接一个 33pF 电容。由于 VDD 和 GND 顶针都各自位于两边的 PCB 上，可能需要使用连接线连接电容器引脚。请注意：

- 1) 当烧录的 IC 型号或封装改变时，必需对应调整电容的焊接位置，否则会造成良率降低。

为避免因烧录不同 IC 型号或封装造成频繁地更改电容的焊接位置，用户也可考虑将电容焊接到排线上靠近半自动烧录机台的连接器端，此时每一 IC 型号或封装对应一组专用排线，如此烧录不同 IC 型号或封装时则仅需更换成对应的专用排线即可。